



**INSTITUTO INDUSTRIAL LUIS A. HUERGO**

## **ELECTRÓNICA EN TELECOMUNICACIONES**

*Coordinadores de departamento*

*Ing. Pablo Daniel Cruces*

*Ing. Adrián Darío Rosa*

**Asignatura:** Taller

**Plan de Estudios:** Tercer año del ciclo superior en Electrónica.

### **Unidad 1**

Repaso sistemas combinacionales. Aritmética binaria. Sistemas secuenciales. Circuitos integrados en general. Polarización TBJ. Configuración del TBJ en EC. Arquitectura del microcontrolador. Programación por diagramas en bloques. Simulación de circuitos programados.

### **Unidad 2**

Convertidores A/D. Digitalización de señales. Convertidores paralelo a serie. Técnicas de transmisión de datos. Configuración del TBJ en BC y CC. Contadores. Técnicas de multiplexación.

### **Unidad 3**

Proyecto integrador final. Elaboración de idea y proyecto. Diseño de circuitos eléctricos. Simulación y cálculos pertinentes. Diseño de Software. Diseño de circuitos impresos. Diseño y armado de prototipo. Mediciones. Análisis del resultado. Elaboración de informe técnico.

Instituto Industrial Luis A. Huergo (A-117)  
Perú 759 C1068AAE  
Ciudad de Buenos Aires | San Telmo  
Tel / Fax: 4362-9964 / 9428 / 9516 | [info@huergo.edu.ar](mailto:info@huergo.edu.ar)