



INSTITUTO INDUSTRIAL LUIS A. HUERGO

ELECTRÓNICA EN TELECOMUNICACIONES

Coordinadores de departamento

Ing. Pablo Daniel Cruces

Ing. Adrián Darío Rosa

Asignatura: Taller de Integración II

Plan de Estudios: Tercer año del ciclo superior en Telecomunicaciones

Unidad 1

Convertidores A/D y D/A. Digitalización. Síntesis de señales analógicas. Filtros activos. Respuesta en frecuencia y análisis dentro del espectro audible. Ecuilibrador gráfico. Amplificadores operacionales. Amplificadores diferenciales. Interrupciones y puertos.

Unidad 2

Diseño de transceptor sincrónico. Diseño de transceptor asincrónico. Protocolos. Circuitos con amplificadores operacionales. MOSFET. JFET. Mezcladores de audio. Protocolo I2C y RS232. Motores PAP.

Unidad 3

Proyecto integrador final. Elaboración de idea y proyecto. Diseño de circuitos eléctricos. Simulación y cálculos pertinentes. Diseño de Software. Diseño de circuitos impresos. Diseño y armado de prototipo. Mediciones. Análisis del resultado. Elaboración de informe técnico y especificaciones.

Bibliografía

Hojas de datos de componentes
Manuales Motorola, National