



INSTITUTO INDUSTRIAL LUIS A. HUERGO

ELECTRÓNICA EN TELECOMUNICACIONES

Coordinadores de departamento

Ing. Pablo Daniel Cruces

Ing. Adrián Darío Rosa

Asignatura: Taller de Integración I

Plan de Estudios: Segundo año del ciclo superior en Telecomunicaciones.

Unidad 1

Repaso sistemas combinacionales. Aritmética binaria. Sistemas secuenciales. Circuitos integrados en general. Polarización TBJ. Configuración del TBJ en EC. Arquitectura del microcontrolador. Programación por diagramas en bloques. Simulación de circuitos programados.

Unidad 2

Convertidores A/D. Digitalización de señales. Convertidores paralelo a serie. Técnicas de transmisión de datos. Configuración del TBJ en BC y CC. Contadores. Técnicas de multiplexación.

Unidad 3

Proyecto integrador final. Elaboración de idea y proyecto. Diseño de circuitos eléctricos. Simulación y cálculos pertinentes. Diseño de Software. Diseño de circuitos impresos. Diseño y armado de prototipo. Mediciones. Análisis del resultado. Elaboración de informe técnico.

Bibliografía

Hojas de datos de componentes
Manuales Motorola, National