



INSTITUTO INDUSTRIAL LUIS A. HUERGO

ELECTRÓNICA

Coordinadores de departamento

Ing. Pablo Daniel Cruces

Ing. Adrián Darío Rosa

Asignatura: Circuitos Lógicos II

Plan de Estudios: Segundo año del ciclo superior en Telecomunicaciones

Unidad 1

Circuitos secuenciales. Flip Flop JK y sus aplicaciones. Diseño de circuitos secuenciales sincrónicos con flip flop JK y D. Diagramas de estado y tablas de verdad. Aplicaciones a las telecomunicaciones.

Unidad 2

Registros y memoria. Organización a partir de flip flop y latch D. Conversión de datos serie-paralelo y paralelo-serie. Aplicación a la transferencia de datos

Unidad 3

Registros y memoria. Organización a partir de flip flop y latch D. Conversión de datos serie-paralelo y paralelo-serie. Aplicación a la transferencia de datos

Unidad 4

Sistema de procesamiento digital de datos. Diagrama en bloques y funcionamiento. Partes constitutivas. CPU. Memorias. Buses. Interfases Circuitos auxiliares. Ejemplos de aplicación.

Unidad 5

El microprocesador. Nociones básicas. Características principales. Arquitectura interna. Función de sus componentes fundamentales. Software y Hardware. Set de instrucciones y su empleo.



INSTITUTO INDUSTRIAL LUIS A. HUERGO

Unidad 6

Los PIC. Configuración. Mapa de memoria del Sistema. Programación elemental. Problemas de aplicación. Modos de direccionamiento.

Unidad 7

Interfaz del microcontrolador. Entrada y salida .PIA y Ascia Manejo de la PIA. Programación y circuitos de aplicación